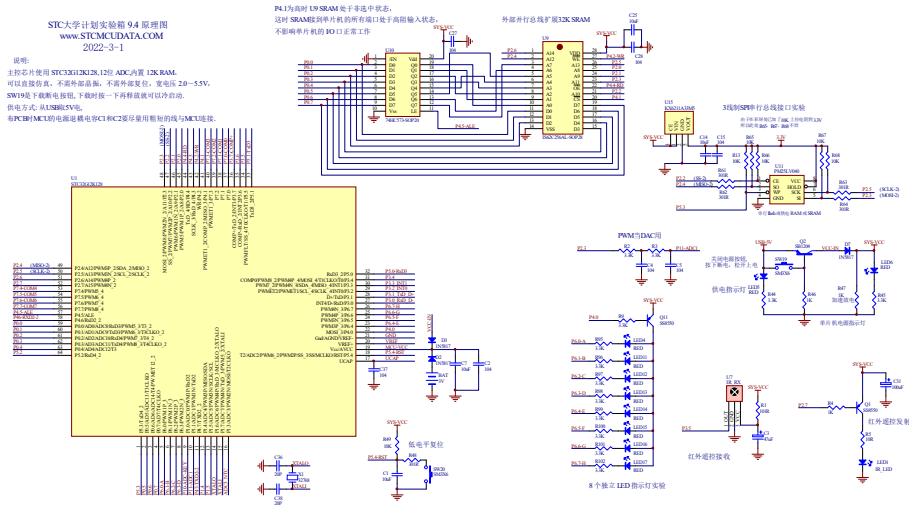


STC大学计划实验箱 94 原理图  
www.STCMCU.COM  
2022-3-1

说明:  
1. 该芯片使用 STC32G12K12L12 内置 12K RAM, 可以直接存取, 不需外部晶振, 不需外部复位, 复位电压 2.0~3.5V, SW19 是下载断电按钮, 下载时按一下再释放就可以烧录。  
2. 该芯片在 4.5V 烧录。  
3. 有 PC 脚 MCU 的电源是接电容 C1 和 C2 即可, 不用接其他的线到 MCU 上。

P4.1 为高时 U9 SRAM 处于选中状态, 这时 SRAM 到单片机的所有接口处于高阻输入状态, 不影响单片机的 IO 口正常工作。

外部并行总线扩展 32K SRAM



Pin	Function
P1.0	IO
P1.1	IO
P1.2	IO
P1.3	IO
P1.4	IO
P1.5	IO
P1.6	IO
P1.7	IO
P1.8	IO
P1.9	IO
P1.10	IO
P1.11	IO
P1.12	IO
P1.13	IO
P1.14	IO
P1.15	IO
P1.16	IO
P1.17	IO
P1.18	IO
P1.19	IO
P1.20	IO
P1.21	IO
P1.22	IO
P1.23	IO
P1.24	IO
P1.25	IO
P1.26	IO
P1.27	IO
P1.28	IO
P1.29	IO
P1.30	IO
P1.31	IO
P1.32	IO
P1.33	IO
P1.34	IO
P1.35	IO
P1.36	IO
P1.37	IO
P1.38	IO
P1.39	IO
P1.40	IO
P1.41	IO
P1.42	IO
P1.43	IO
P1.44	IO
P1.45	IO
P1.46	IO
P1.47	IO
P1.48	IO
P1.49	IO
P1.50	IO
P1.51	IO
P1.52	IO
P1.53	IO
P1.54	IO
P1.55	IO
P1.56	IO
P1.57	IO
P1.58	IO
P1.59	IO
P1.60	IO
P1.61	IO
P1.62	IO
P1.63	IO
P1.64	IO
P1.65	IO
P1.66	IO
P1.67	IO
P1.68	IO
P1.69	IO
P1.70	IO
P1.71	IO
P1.72	IO
P1.73	IO
P1.74	IO
P1.75	IO
P1.76	IO
P1.77	IO
P1.78	IO
P1.79	IO
P1.80	IO
P1.81	IO
P1.82	IO
P1.83	IO
P1.84	IO
P1.85	IO
P1.86	IO
P1.87	IO
P1.88	IO
P1.89	IO
P1.90	IO
P1.91	IO
P1.92	IO
P1.93	IO
P1.94	IO
P1.95	IO
P1.96	IO
P1.97	IO
P1.98	IO
P1.99	IO
P1.100	IO

STC大学计划实验箱 94 原理图  
2022-3-1

